

4 D/A-Ausgänge 12Bit

16 TTL-Ein/Ausgänge

1 * 16 Bit Abwärtszähler

FIFO-Zwischenspeicher

D/A-Ausgänge

Kanäle: 4 Ausgänge Auflösung: 12Bit Spannungsausgang: bipolar: +/-10V, +/-5V unipolar: 5V, 10V

(max. Ausgangsstrom: +/-10mA)

Stromausgang: 0-20mA, 4-20mA Slew Rate: 10V/µs Einschwingzeit: 5µs

Ausgangsimpedanz: max. 0,10hm

Digitale Ein/Ausgänge:

Kanäle: 16 TTL-kompatibel

Programmierbar in 8Bit-Gruppen als

Ein- oder Ausgänge Ausgangs-Belastbarkeit: +24mA 0,5V (sink) -15mA 2,0V (source) Timer

Baustein: 8254

2 Kanäle belegt für Pacer, 1 Kanal 16 Bit-Abwärtszähler extern nutzbar

Zeitbasis: 10MHz

Anschlußstecker

1 * 68polige SCSI-II Buchse

Bussystem

32Bit PCI-Bus

Stromverbrauch

+5V typ. 850mA max. 1,0A +12V typ. 600mA max. 700mA

Abmessungen

175mm x 100mm (l x h)

Sonstiges

DC/DC-Wandler

Programmierung

Beispielprogramme in Visual C++, Visual Basic und Delphi sind, wie DLL-Treiber für Windows95'98/NT'ME/2000® und WindowsXP®, im Lieferumfang enthalten. Außerdem sind I/O-Treiber für LabVIEW® optional verfüg-

bar