

32 A/D-Eingänge 12Bit (se) oder

16 A/D-Eingänge 12Bit (diff)

**Galvanische Trennung** 

FIFO-Zwischenspeicher

## A/D-Eingänge

Kanäle: 32 Eingänge single-ended oder 16 Eingänge differentiell Isolation: Galvanische Trennung zwischen den analogen Eingängen und dem PC-Bus

Auflösung: 12Bit

Eingangsspannungsbereiche: bipolar: +/-10V, +/-5V, +/-2,5V,

+/-1,25V, +/-0,625V

unipolar: 10V, 5V, 2,5V, 1,25V Wandlungsauslösung: softwaremäßig, über Pacer oder ext. Signal Datentransfer: Software, Interrupt Kanalliste: Konfiguration von Signalverstärkung, Signaltyp (se/diff), Kanal-Sequenz

Summenabtastrate: max.100KS/s Wandlungszeit des Wandlers: 2,5µs Linearität des Wandlers: +/-1LSB Eingangsimpedanz: 1GOhm Überspannungsschutz bis +/-30V

FIFO: 4K Samples

### Timer

Baustein: 8254

2 Kanäle belegt für Pacer, 1 Kanal nicht nutzbar Pacer Zeitbasis: 10MHz

## Anschlußstecker

1 \* 37polige D-Sub Buchse

# Bussystem

32Bit PCI-Bus

#### Stromverbrauch

+5V typ. 850mA max. 1,0A

#### **Abmessungen**

175mm x 100mm (l x h)

#### **Sonstiges**

DC/DC-Wandler

## Programmierung

Beispielprogramme in Visual C++, Visual Basic und Delphi sind, wie DLL-Treiber für Windows95/98/NT/ME/2000® und WindowsXP®, im Lieferumfang enthalten. Außerdem sind I/O-Treiber für LabVIEW® optional verfüg-