



ADVANTECH

**16 A/D-Eingänge 12Bit (se)
oder
8 A/D-Eingänge 12Bit (diff)**

16 TTL-Ein/Ausgänge

3 * 16 Bit Abwärtszähler

FIFO-Zwischenspeicher

A/D-Eingänge

Kanäle: 16 Eingänge single-ended
oder 8 Eingänge differentiell

Auflösung: 12Bit

Eingangsspannungsbereiche:

bipolar: +/-10V, +/-5V, +/-2,5V,
+/-1,25V, +/-0,625V

unipolar: 10V, 5V, 2,5V, 1,25V

Wandlungsauslösung: software-
mäßig, über Pacer oder ext. Signal
Pre-Trigger, Post-Trigger, Delay-Trig-
ger, About-Trigger

Datentransfer: Software, Interrupt,
Bus-Mastering DMA

Kanalliste: Konfiguration von Signal-
verstärkung, Signaltyp (se/diff), Kan-
al-Sequenz

Summenabtastrate: max.1MS/s

Wandlungszeit des Wandlers: 500ns

Eingangsimpedanz:

100Ohm 10pF (Off), 100Ohm 100pF (On)

Überspannungsschutz bis +/-11V

FIFO: 1K Samples

Timer

Baustein: 82C54

3 Kanal 16 Bit-Abwärtszähler

Zeitbasis: 10MHz, 1MHz, 100KHz, 10KHz

Digitale Ein/Ausgänge:

Kanäle: 16 TTL-kompatibel

Programmierbar in 8Bit-Gruppen als
Ein- oder Ausgänge

Ausgangs-Belastbarkeit:

+24mA 0,5V (sink)

-15mA 2,4V (source)

Anschlußstecker

1 * 68polige SCSI-II Buchse

Bussystem

32Bit PCI-Bus

Stromverbrauch

+5V typ. 850mA max. 1,0A

+12V typ. 600mA max. 700mA

Abmessungen

175mm x 100mm (l x h)

Sonstiges

DC/DC-Wandler

Programmierung

Beispielprogramme in Visual C++, Vi-
sual Basic und Delphi sind, wie DLL-
Treiber für Windows95/98/NT/ME/
2000® und WindowsXP®, im Lieferum-
fang enthalten. Außerdem sind I/O-
Treiber für LabVIEW® optional verfüg-
bar.